

DAFTAR ISI

LEMBAR PENGESAHAN	ii
LEMBAR PERNYATAAN.....	iii
KATA PENGANTAR	iv
ABSTRAK	vi
DAFTAR ISI.....	viii
DAFTAR TABEL.....	x
DAFTAR GAMBAR	xi
DAFTAR LAMPIRAN.....	xii
BAB I PENDAHULUAN.....	1
1.1. Latar Belakang Masalah.....	1
1.2. Identifikasi Masalah	4
1.3. Pembatasan Masalah.....	5
1.4. Rumusan Masalah	5
1.5. Manfaat Penulisan	5
BAB II KAJIAN TEORITIS DAN KERANGKA BERPIKIR	7
2.1. Tes	7
2.1.1 Pengertian Tes.....	7
2.1.2 Macam – Macam Tes.....	10
2.1.3 Tes Sumatif	13
2.1.4 Kriteria Tes yang Baik.....	14
2.1.5 Fungsi Tes.....	16
2.2. Hakikat Sistem Komputer	18

2.2.1. Pengertian Sistem Komputer.....	18
2.2.2. Siklus Pengolahan Data.....	20
2.2.3. Peta Kompetensi Sistem Komputer.....	23
2.3. Kerangka Berpikir	27
BAB III BENTUK RANCANGAN ANALISIS TES	28
3.1 Validitas Tes.....	28
3.1.1. Pengertian Validitas Tes.....	28
3.1.2. Macam – Macam Validitas Tes.....	29
3.1.3. Uji Validitas.....	32
3.1.4. Contoh Perhitungan Vaiditas dengan Point Biserial	33
3.2. Reliabilitas Tes	34
3.2.1. Pengertian Reliabilitas.....	34
3.2.2. Faktor yang Mempengaruhi Reliabilitas	35
3.2.3. Teknik Pengujian Reliabilitas.....	36
3.2.4. Uji Reliabilitas.....	38
3.3. Tingkat Kesukaran.....	40
3.4. Daya Pembeda	41
BAB IV RANCANGAN ANALISIS TES	44
4.1.Kisi – Kisi Soal Tes Sumatif	44
4.2.Soal Tes Sumatif.....	46
4.3.Langkah Analisis Tes	50
DAFTAR PUSTAKA	52
LAMPIRAN.....	53