

BIODATA PENULIS



Albert Daniel Lahir di Jakarta, 26 Juli 1994 dari ayah bernama Marolop manik dan ibu bernama Ratna Silitonga. Penulis merupakan anak ketiga dari tiga bersaudara. Penulis menyelesaikan pendidikan Sekolah Dasar di SD Negeri 05 Penggilingan, pada tahun 2000 dan lulus pada tahun 2006, kemudian penulis melanjutkan Pendidikan Sekolah Menengah Pertama di SMP Negeri 138 Jakarta Timur, pada tahun 2006 dan lulus pada tahun 2009.

Penulis melanjutkan Pendidikannya Sekolah Menengah Atas di SMA Negeri 36 Jakarta Timur pada tahun 2009 dan lulus pada tahun 2012. Setelah tamat sekolah SMA penulis ingin melanjutkan pendidikan di Sekolah Tinggi Penerbangan Indonesia tetapi gagal dan kemudian Penulis mencoba mengikuti ujian masuk Universitas Negeri Jakarta melalui jalur PENMABA pada tahun 2012 untuk Program Studi Pendidikan Teknik Elektro Jurusan Teknik Elektro Fakultas Teknik Universitas Negeri Jakarta dan kemudian lulus pada tahun 2017.